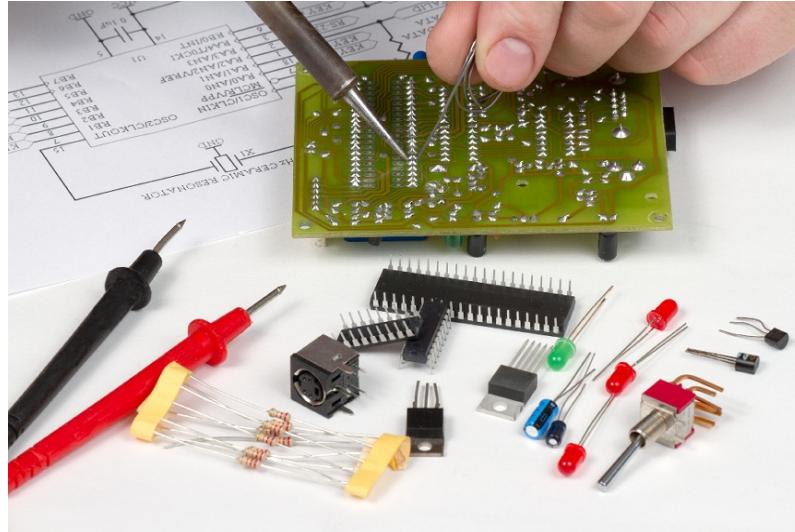


کلید مهندسی

نحوه تست و عیب‌یابی قطعات در مدارهای الکترونیکی



مؤلفین: یاسمن قرایی - مرتضی سلطانیه



سیرشناخته	: یاسمن قرایی - ۱۳۷۵
عنوان و نام پدیدآور	: کلید مهندسی نحوه تست و عیب یابی قطعات در مدارهای الکترونیکی - یاسمن قرایی - مرتضی سلطانیه
مشخصات نشر	: تهران - ۲ - ۱۴۰۱ - سه‌ماه‌پویش
مشخصات ظاهری	: ۶۴ صفحه مصور
شابک	: ۹۷۸۶۲۲۵۳۸۷۸۵۰
وضعیت فهرست‌نویسی	: فیبا
موضوع	: مدارهای الکترونیک
ردیبدنی کنگره	: TK ۷۸۶۷ / ۴ - ۱۴۰۲
ردیبدنی دیوبی	: ۶۲۱ / ۳۸۱۵
شماره کتابشناسی ملی	: ۳۵۵۰۳۵۹

این اثر مشمول قانون حمایت مؤلفان و مصنفان و هنرمندان مصوب ۱۳۴۸ است هر کس تمام یا قسمتی از این اثر را بدون اجازه ناشر، نشر یا پخش کند مورد پیگیری قانونی قرار خواهد گرفت.

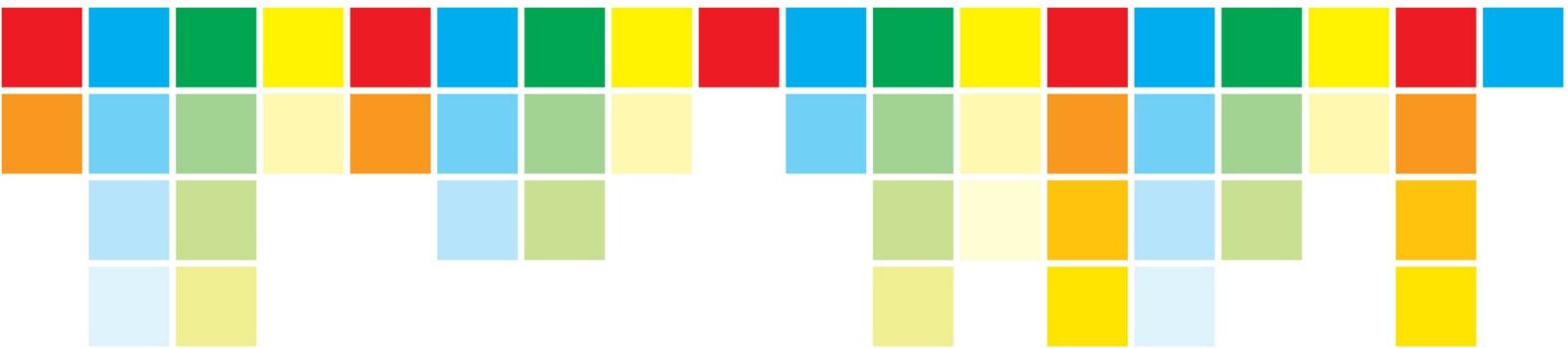


تلفن تماس : ۰۹۳۵۱۲۶۱۴۱۹ همراه : ۰۶۶۵۶۹۸۸۱-۳

عنوان.....	کلید مهندسی نحوه تست و عیب یابی قطعات در مدارهای الکترونیکی
مؤلفین	یاسمن قرایی - مرتضی سلطانیه
ناشر.....	سه‌ماه‌پویش
سال چاپ.....	۱۴۰۲
نوبت چاپ.....	اول
تیراز	۱۰۰ جلد
قیمت	۸۰۰۰۰ ریال

شابک: ۹۷۸-۶۲۲-۵۳۸۷-۸۵-۰

www.sohabook.ir



فهرست کتاب

۱-۱)	تست دیود	۵
۲-۱)	تست تریستورها	۸
۳-۱)	تست تریاک‌ها	۱۰
۴-۱)	تست کردن ترانزیستورهای BJT	۱۱
۵-۱)	عیب‌یابی مدارات دارای ترانزیستور BJT	۱۵
۶-۱)	تست کردن ترانزیستورهای اثر میدانی (FET‌ها)	۱۸
۷-۱)	عیب‌یابی مدارات دارای JFET	۲۱
۸-۱)	عیب‌یابی تقویت‌کننده‌های عملیاتی (OP-AMP‌ها)	۲۳
۹-۱)	برخی از اشکالات رایج در مدارات دارای آپ‌امپ	۲۴
۱۰-۱)	خلاصه مطلب	۲۵
۱۱-۱)	تکنیک‌های عیب‌یابی	۲۶
۱۲-۱)	بررسی دلایل به وجود آمدن عیب	۲۸
۱۳-۱)	تحلیل خرابی	۳۱
۱۴-۱)	ضمیمه ۱: شمای فنی قطعات	۳۹
۱۵-۱)	ضمیمه ۲: ترسیم نقشه مدار	۵۷
۱۶-۱)	ضمیمه ۳: سیمبل‌های الکترونیکی	۵۹



کلید مهندسی نحوه تست و عیب‌یابی قطعات در مدارهای الکترونیک

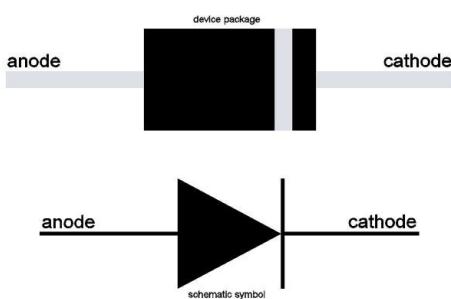




در این کتاب با روش‌های تست قطعات الکترونیکی نظیر دیود، تریستور، BJT و JFET آشنا شده و نحوه عیب‌یابی مدارات دارای BJT‌ها و FET‌ها را با کمک اهم‌تر و قوانین کریشهف خواهیم آموخت. در ادامه تکنیک‌های کلی عیب‌یابی مدارات الکترونیکی اعم از بردهای صنعتی و ... آموزش داده خواهد شد.

۱-۱) تست دیود

دیود یک عنصر مداری نیمه‌هادی است که جریان الکتریکی را تنها در یک جهت از خود عبور می‌دهد. به عبارت دیگر، وقتی یک دیود به صورت مستقیم بایاس شود (forward-biased) یک مقاومت بسیار کم و هنگامی که در جهت معکوس بایاس شود (reverse-biased) مقاومتی زیاد از خود نشان می‌دهد. همانطوری که می‌دانید یک اهم‌تر در هنگام اندازه‌گیری یک مقاومت، ولتاژی که توسط باتری‌های موجود در آن تأمین می‌شود را به دو سر آن اعمال می‌کند. معمولاً این ولتاژ $1/5$ یا 3 ولت است. برای اینکه یک دیود در بایاس مستقیم قرار گیرد به ولتاژی به میزان $7/0$ ولت نیاز داریم. بنابراین اگر سر مشبی اهم‌تر به آند و سر منفی آن به کاتد متصل گردد دیود در بایاس مستقیم قرار خواهد گرفت. سپس، اهم‌تر مقدار مقاومت زیادی را نشان می‌دهد. بنابراین با کمک یک اهم‌تر معمولی می‌توان دیودها را تست کرد.





اگل ب مولتی مترهای دیجیتال یک قسمت مخصوص برای تست دیود دارند. این قسمت با شکل یک دیود مشخص می‌شود. وقتی مولتی متر را در حالت تست دیود قرار دهیم، یک ولتاژ مناسب برای تست کردن دیود در هر دو جهت در دو سر پرایبها قرار می‌گیرد. در شکل ۱. B. مراحل تست یک دیود نشان داده شده است. پراب مثبت مولتی متر که به رنگ قرمز می‌باشد به آند و پراب منفی که رنگش مشکی می‌باشد را به کاتد دیود متصل می‌کنیم. اگر دیود ما سالم بوده و دارای عملکرد مناسب باشد مولتی متر باید مقداری در حدود $5/0$ تا $9/0$ (در حالت ایده آل $7/0$ ولت) ولت را نشان دهد. حال جای پرایبها مولتی را معکوس کرده و مجدداً به آند و کاتد دیود متصل می‌نماییم. چون در صورت سالم بودن دیود در حالت مدارباز خواهیم داشت لذا تمام ولتاژ دوسر پراب مولتی متر در دو سر دیود ظاهر می‌شود. ولتاژ دو سر دیود به مقدار ولتاژی که مولتی متر تهیه می‌کند بستگی دارد و معمولاً مقدار این ولتاژ در محدوده بین $3/5$ تا $3/0$ ولت می‌باشد.

اگر دیود مورد بررسی معیوب باشد در هر دو حالت اتصال کوتاه یا مدارباز نشان داده خواهد شد. البته حالت دوم (قطع شدگی دیود) شایع‌تر است. علت این اتفاق آسیب دیدن پیوند N-P داخل دیود به دلیل گرمای بیش از حد می‌باشد. چنین دیودی در هر دو بایاس مستقیم و معکوس از خود مقاومت بالایی نشان می‌دهد. از سوی دیگر از دیودی اتصال کوتاه (یکسره) شود در هر دو جهت مقدار صفر ولت را نشان می‌دهد. در برخی موارد ممکن است که دیودی از خود اتصالی کامل نشان نداده ($0V$) را در مولتی متر شاهد نباشیم) و به صورت مقاومتی درآید. در این حالت در هر دو جهت مولتی متر مقدار یکسانی را نشان خواهد داد. (به طور مثال $1/5$ ولت). در شکل ۲. B. این حالت به نمایش درآمده است.