

بِسْمِ اللّٰهِ الرَّحْمٰنِ الرَّحِیْمِ

تشریح کامل مسائل

طراحی دیجیتال

مدار منطقی

ویرایش پنجم

دکتر محمد یعقوبی فر

مهندس کورش آپرناک



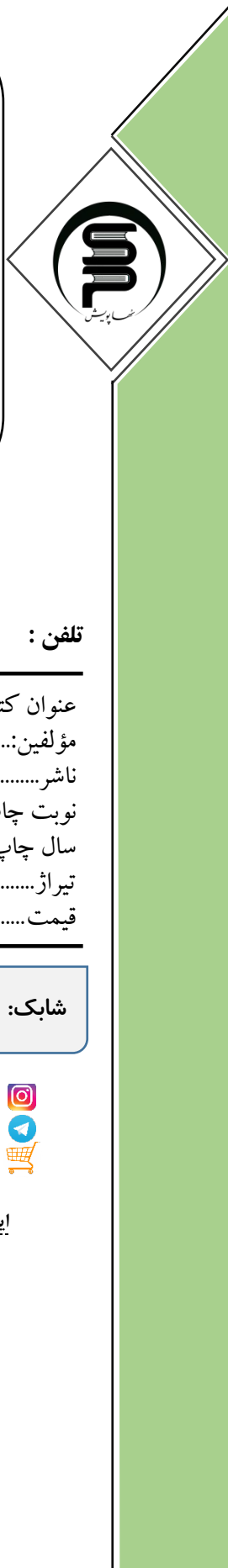
انتشارات سہا پویش



سرشناسه
عنوان و نام پدیدآور
مشخصات نشر
مشخصات ظاهری
شابک
وضعیت فهرست نویسی
پدافندت
موضوع

بعقوبیفر، محمد، ۱۳۳۹ -
: تشریح کامل مسائل طراحی دیجیتال: مدار منطقی/ محمد بعقوبیفر، کورش ایردک.
: تهران: سپهر پویش، ۱۴۰۱.
: ۳۰۰ ص: مصور.
: 978-622-5387-44-7
: فیبا
: کتاب حاضر تشریح مسائل ویراست پنجم کتاب «طراحی دیجیتال (مدار منطقی)» تألیف موریس ماتو است.
: کامپیوترهای رقیبی -- مدارها
: Electronic digital computers -- Circuits
: کامپیوترهای رقیبی -- مدارها -- مسائل، تمرین‌ها و غیره
: Electronic digital computers -- Circuits -- Problems, exercises, etc
: مدارهای منطقی
: Logic circuits
: مدارهای منطقی -- مسائل، تمرین‌ها و غیره
: Logic circuits -- Problems, exercises, etc
: طراحی منطقی
: Logic design
: طراحی منطقی -- مسائل، تمرین‌ها و غیره
: -- Problems, exercises, etc.Logic design
: مدارهای مجتمع رقیبی
: Digital integrated circuits
: مدارهای مجتمع رقیبی -- مسائل، تمرین‌ها و غیره
: Digital integrated circuits -- Problems, exercises, etc
: ایردک، کورش، ۱۳۷۰ -
: ماتو، ام‌موریس، ۱۹۷۷ م. . طراحی دیجیتال (مدار منطقی)
: ۳۷۸۸۸TK
: ۳۱۵/۲۱۱
: ۹۰۴۵۲۴۷
: فیبا

شابسه افزوده
شابسه افزوده
رده بندی کنگره
رده بندی افغانی
شماره کتابشناسی ملی
اطلاعات ریکورد کتابشناسی



تلفن: ۳-۶۶۵۶۹۸۸۱ : همراه: ۰۹۳۵۱۲۶۱۴۱۹

عنوان کتاب.....تشریح کامل مسائلطراحی دیجیتال (مدار منطقی)
مؤلفین:.....دکتر محمد یعقوبی فر،دکتر کورش آپرناک
ناشر.....سپهر پویش
نوبت چاپ.....اول
سال چاپ.....۱۴۰۱
تیراژ.....۵۰۰نسخه
قیمت.....۳۵۰۰۰۰تومان

شابک: ۷-۴۴-۴۳۸۷-۶۲۲-۹۷۸-۹۷۸-۶۲۲-۵۳۸۷-۴۴-۷ ISBN: 978-622-5387-44-7

sohapooyesh_pub
@sohapooyesh_pub
www.sohadanesh.com : فروشگاه آنلاین



این اثر مشمول قانون حمایت مؤلفان و مصنفان و هنرمندان مصوب ۱۳۴۸ می‌باشد.

مقدمه بر ویرایش پنجم

سپاس و ستایش پروردگاری را سزااست که انسان را آفرید و به تو کلام آموخت تا بدینسان با ساید همنوعان خود رابطه برقرار کند و او را شکر می گویم که دیگر بار لطف خویش را شامل حال نمود تا کتابی دیگر را فراروی دانشجویان و دانش پژوهان گرامی قرار دهم پس هر چه هست لطف اوست و بس .

به منظور تحلیل و طراحی سیستم های منطقی که از تنوع بسیار زیادی برخوردار هستند، فراگیری مدارهای منطقی ضروری است. کاربرد این سیستم ها در اتوماتیک و کنترل، مخابرات، انفورماتیک و شاخه های دیگر منشعب از الکترونیک است . مدارهای منطقی و بررسی سیستماتیک آنها الفبای علم سخت افزار محسوب می گردد.

کتاب حاضر تشریح کامل یازده فصل از کتاب مانو ویرایش پنجم می باشد . در ضمن سعی شده این اثر مستقل از کتاب اصلی باشد تا دانشجویان گرامی در صورت استفاده از منابع دیگری بجز کتاب مانو ، بتوانند از مسئله های آن بهره لازم را ببرند.

امید است که این مجموعه برای دانشجویان گرامی مفید باشد . تهیه کننده اثر از پیشنهادهای اصلاحی و راهنمای اساتید محترم قدردانی کرده، آن را در اصطلاح کتاب در چاپ های بعدی به کار میگیرد. در پایان لازم است از آقای ناصر قرائی مدیر محترم انتشارات سپها دانش که زمینه چاپ کتاب را فراهم آوردند، کمال تشکر و سپاسگذاری را نمایم.

مؤلفین

دکتر محمد یعقوبی فر

مهندس کوروش آپرناک (کارشناس ارشد مهندسی برق)

فهرست مطالب

عنوان	صفحه
فصل اول: سیستم های دیجیتال و اعداد دودویی.....	۵
فصل دوم : جبر بول و گیت های منطقی.....	۱۷
فصل سوم : حداقل سازی در سطح گیت	۴۷
فصل چهارم : منطق ترکیبی.....	۹۹
فصل پنجم: مدارهای منطق ترتیبی همزمان.....	۱۸۱
فصل ششم: ثبات ها و شمارنده ها	۲۶۷
فصل هفتم :حافظه و منطق برنامه پذیر.....	۳۶۵
فصل هشتم : سطح انطباق ثباتی	۳۸۹
فصل نهم : مدارهای ترتیبی غیر همزمان	۵۱۹
فصل دهم : مدارهای مجتمع دیجیتال	۵۳۹
فصل یازدهم: تمرینات آزمایشگاهی.....	۵۴۹